



UNIÓN INTERNACIONAL DE TELECOMUNICACIONES

**UIT-T**

SECTOR DE NORMALIZACIÓN  
DE LAS TELECOMUNICACIONES  
DE LA UIT

**G.832**

(11/95)

**REDES DIGITALES**

---

**TRANSPORTE DE ELEMENTOS  
DE LA JERARQUÍA DIGITAL SÍNCRONA  
POR REDES DE LA JERARQUÍA DIGITAL  
PLESIÓCRONA – ESTRUCTURAS DE TRAMA  
Y DE MULTIPLEXIÓN**

**Recomendación UIT-T G.832**

(Anteriormente «Recomendación del CCITT»)

---

## PREFACIO

El UIT-T (Sector de Normalización de las Telecomunicaciones) es un órgano permanente de la Unión Internacional de Telecomunicaciones (UIT). Este órgano estudia los aspectos técnicos, de explotación y tarifarios y publica Recomendaciones sobre los mismos, con miras a la normalización de las telecomunicaciones en el plano mundial.

La Conferencia Mundial de Normalización de las Telecomunicaciones (CMNT), que se celebra cada cuatro años, establece los temas que han de estudiar las Comisiones de Estudio del UIT-T, que a su vez producen Recomendaciones sobre dichos temas.

La aprobación de Recomendaciones por los Miembros del UIT-T es el objeto del procedimiento establecido en la Resolución N.º 1 de la CMNT (Helsinki, 1 al 12 de marzo de 1993).

La Recomendación UIT-T G.832 ha sido revisada por la Comisión de Estudio 13 (1993-1996) del UIT-T y fue aprobada por el procedimiento de la Resolución N.º 1 de la CMNT el 2 de noviembre de 1995.

---

## NOTA

En esta Recomendación, la expresión «Administración» se utiliza para designar, en forma abreviada, tanto una administración de telecomunicaciones como una empresa de explotación reconocida de telecomunicaciones.

© UIT 1996

Es propiedad. Ninguna parte de esta publicación puede reproducirse o utilizarse, de ninguna forma o por ningún medio, sea éste electrónico o mecánico, de fotocopia o de microfilm, sin previa autorización escrita por parte de la UIT.

## ÍNDICE

	<i>Página</i>
1	Introducción ..... 1
1.1	Alcance ..... 1
1.2	Referencias ..... 1
1.3	Abreviaturas..... 1
2	Estructuras de trama ..... 2
2.1	Estructura de trama a 34 368 kbit/s ..... 2
2.1.1	Generalidades..... 2
2.1.2	Asignación de tara..... 2
2.2	Estructura de trama a 44 736 kbit/s ..... 4
2.2.1	Estructura de trama de 500 $\mu$ s intermedia..... 4
2.2.2	Asignación de tara..... 5
2.3	Estructura de tramas a 97 728 kbit/s..... 5
2.3.1	Generalidades..... 5
2.3.2	Asignación de tara..... 5
2.4	Estructura de trama a 139 264 kbit/s ..... 6
2.4.1	Generalidades..... 6
2.4.2	Asignación de tara..... 6
3	Estructuras de multiplexión..... 8
3.1	Soporte de elementos SDH en la estructura de trama a 34 368 kbit/s ..... 8
3.1.1	Codificación de los bits dependientes de la cabida útil para la indicación de multitrama de unidad afluyente ..... 9
3.2	Soporte de terminales SDH en la estructura de trama a 44 736 kbit/s..... 9
3.3	Soporte de elementos SDH en la estructura de trama a 97 728 kbit/s ..... 9
3.4	Soporte de elementos SDH en la estructura de trama a 139 264 kbit/s ..... 11
3.4.1	Multiplexión de 20 $\times$ TUG-2 ..... 11
3.4.2	Multiplexión de 2 $\times$ TUG-3 y 5 $\times$ TUG-2 ..... 11
3.4.3	Codificación de los bits dependientes de la cabida útil para la indicación de multitrama de unidad afluyente ..... 13
Anexo A	– Descripción de la trama de 16 bytes y cálculo CRC-7..... 14

## **RESUMEN**

Esta Recomendación define estructuras de trama y disposiciones de multiplexión para el transporte de elementos SDH por redes de transporte PDH existentes que operan a las velocidades jerárquicas de la Recomendación G.702 de 34 368 kbit/s, 44 736 kbit/s, 97 728 kbit/s y 139 264 kbit/s. Se prevé que estas estructuras de trama puedan utilizarse, a menos que se indique otra cosa, para el transporte de otras señales (por ejemplo, células ATM).

# TRANSPORTE DE ELEMENTOS DE LA JERARQUÍA DIGITAL SÍNCRONA POR REDES DE LA JERARQUÍA DIGITAL PLESIÓCRONA – ESTRUCTURAS DE TRAMA Y DE MULTIPLEXIÓN

(revisada en 1995)

## 1. Introducción

### 1.1 Alcance

La finalidad de esta Recomendación es proporcionar estructuras de trama y disposiciones de multiplexión para el transporte de elementos SDH por redes de transporte PDH existentes que operan a diversas velocidades jerárquicas de la Recomendación G.702. También se prevé que estas estructuras de trama podrían, a menos que se indique otra cosa, utilizarse para el transporte de otras señales (por ejemplo, células ATM).

### 1.2 Referencias

Las Recomendaciones siguientes y otras referencias contienen disposiciones que, mediante su referencia en este texto, constituyen disposiciones de la presente Recomendación. Al efectuar esta publicación estaban en vigor las ediciones indicadas. Todas las Recomendaciones y otras referencias son objeto de revisiones, por lo que se proconiza que los usuarios de esta Recomendación investiguen la posibilidad de aplicar las ediciones más recientes de las Recomendaciones y otras referencias citadas a continuación. Regularmente se publica una lista de las Recomendaciones UIT-T actualmente vigentes.

- Recomendación UIT-T G.708 (1993), *Interfaz de nodo de red para la jerarquía digital síncrona*.
- Recomendación UIT-T G.709 (1993), *Estructura de multiplexión síncrona*.
- Recomendación UIT-T G.804 (1993), *Correspondencia de células ATM con la jerarquía digital plesiócrons*.
- Recomendación T.50 (CCITT) (1992), *Alfabeto internacional de referencia (anteriormente alfabeto internacional N.º 5 o IA5) – Tecnología de la información – Juego de caracteres codificado de siete bits para intercambio de información*.

### 1.3 Abreviaturas

A los efectos de la presente Recomendación se utilizan las siguientes abreviaturas:

BIP-8	Paridad con entrelazado de bits 8 ( <i>bit interleaved parity-8</i> )
C-n	Contenedor de nivel n ( <i>container of level n</i> )
IEC	Cuenta de errores entrantes ( <i>incoming error count</i> )
LSB	Bit menos significativo ( <i>least significant bit</i> )
MSB	Bit más significativo ( <i>most significant bit</i> )
PDH	Jerarquía digital plesiócrons ( <i>plesiochronous digital hierarchy</i> )
POH	Tara de trayecto ( <i>path overhead</i> )
PTR	Puntero ( <i>pointeR</i> )
RDI	Indicación de defecto distante ( <i>remote defect indication</i> )
REI	Indicación de error distante ( <i>remote error indication</i> )
SDH	Jerarquía digital síncrona ( <i>synchronous digital hierarchy</i> )
SOH	Tara de sección ( <i>section overhead</i> )

- TTI      Identificador de traza de camino (*trail trace identifier*)
- TU-n    Unidad afluyente de nivel n (*tributary unit of level n*)
- TUG-n   Grupo de unidades afluentes de nivel n (*tributary unit group of level n*)
- VC-n    Contenedor virtual de nivel n (*virtual container of level n*)

NOTAS

- 1      El orden de transmisión de información en todos los diagramas de esta Recomendación es de izquierda a derecha y de arriba abajo. Dentro de cada byte se transmite primero el bit más significativo. El bit más significativo (bit 1) se ilustra a la izquierda de todos los diagramas.
- 2      En esta Recomendación, el término «elementos SDH» indica los diversos VC con sus correspondientes punteros.

## 2      Estructuras de trama

La utilización prevista para las estructuras de trama definidas en la presente Recomendación es una utilización de tipo genérico. Cuando se apliquen estas estructuras de trama habrá que asegurarse de que el funcionamiento del mecanismo de alineación de trama no se ve comprometido por el contenido de la cabida útil.

### 2.1      Estructura de trama a 34 368 kbit/s

#### 2.1.1    Generalidades

La estructura de trama básica a 34 368 kbit/s comprende 7 octetos de tara y 530 octetos de cabida útil por 125 µs, como se muestra en la Figura 2-1.

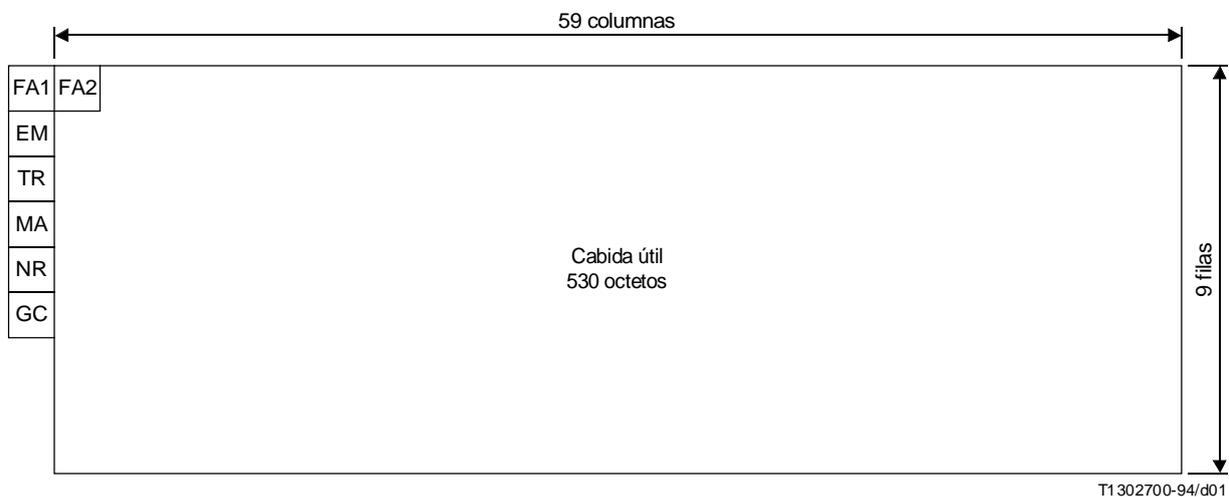


FIGURA 2-1/G.832  
**Estructura de trama a 34 368 kbit/s**

#### 2.1.2    Asignación de tara

Los valores y la asignación de los bytes de tara se muestran en la Figura 2-2 y se describen a continuación.

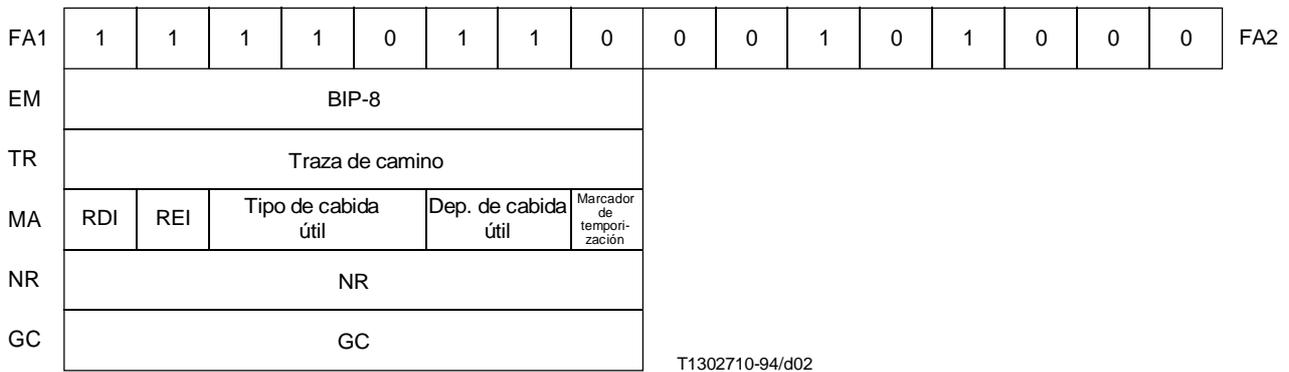


FIGURA 2-2/G.832  
Asignación de tara a 34 368 kbit/s

### FA1/FA2

Señal de alineación de trama (*frame alignment signal*). Tiene el mismo patrón que la A1/A2 definida en la Recomendación G.708.

### EM

Monitorización de errores (*error monitoring*) BIP-8. Un bit es asignado para monitorización de errores. Esta función será un código BIP-8 que utilice paridad par. La BIP-8 se calcula a lo largo de todos los bits, incluidos los bits de tara, de la trama de 125 µs anterior. La BIP-8 calculada se coloca en el byte EM de la trama de 125 µs de ese momento.

### TR

Traza de camino (*trail trace*). Este byte se utiliza para transmitir repetidamente un identificador de punto de acceso de camino a fin de que un terminal receptor de camino pueda verificar su conexión continuada al transmisor deseado. El identificador de punto de acceso de camino utilizará el formato de identificador de punto de acceso definido en la cláusula 3/G.831.

Se define una trama de 16 bytes para la transmisión del identificador de punto de acceso, que se describe en el Anexo A.

### MA Byte de mantenimiento y adaptación (*maintenance and adaptation byte*)

- |            |   |
|------------|---|
| Bit 1      | RDI   |
| Bit 2      | REI – Este bit se pone a «1» y se devuelve a la terminación de camino distante si la BIP-8 detectó uno o más errores; en otro caso se pone a cero.                  |
| Bits 3 a 5 | Tipo de cabida útil<br>Señal de código:<br>000 No equipada<br>001 Equipada, no específica<br>010 ATM<br>011 SDH TU-12s  |
| Bits 6-7   | Dependientes de la cabida útil (por ejemplo, indicador de multitrama de unidad afluente).   |
| Bit 8      | Marcador de temporización – Este bit se pone a «0» para indicar que la fuente de temporización sigue a un reloj de referencia primario; en otro caso se pone a «1». |

## NR

Byte de operador de red (*network operator byte*). Este byte es asignado para fines de mantenimiento específicos de los distintos operadores de red. Su transparencia de una terminación de camino a otra no está garantizada. En el caso en que este byte se modifique en un punto intermedio del camino, el byte EM debe corregirse adecuadamente para asegurar la integridad de monitorización de calidad de funcionamiento. Para el mantenimiento de conexión en cascada, este byte se utiliza de la siguiente manera: los bits 1 a 4 se utilizan como cuenta de errores entrantes (con el MSB de la IEC en bit 1) y los bits 5 a 8 se utilizan como canal de comunicaciones.

## GC

Canal de comunicaciones de uso general (por ejemplo, proporcionar conexión de canal de datos/canal vocal para fines de mantenimiento).

### 2.2 Estructura de trama a 44 736 kbit/s

La estructura de trama básica a 44 736 kbit/s se describe en el Anexo A/G.804.

#### 2.2.1 Estructura de trama de 500 $\mu$ s intermedia

A continuación se define una estructura de trama de 500  $\mu$ s intermedia, ya que la estructura de trama a 44 736 kbit/s es un formato asíncrono con una duración de trama nominal de 106,402  $\mu$ s. Esta trama consta de 4 bytes de alineación de trama, 19 bytes de relleno fijo y 2736 bytes de cabida útil, como se muestra en la Figura 2-3.

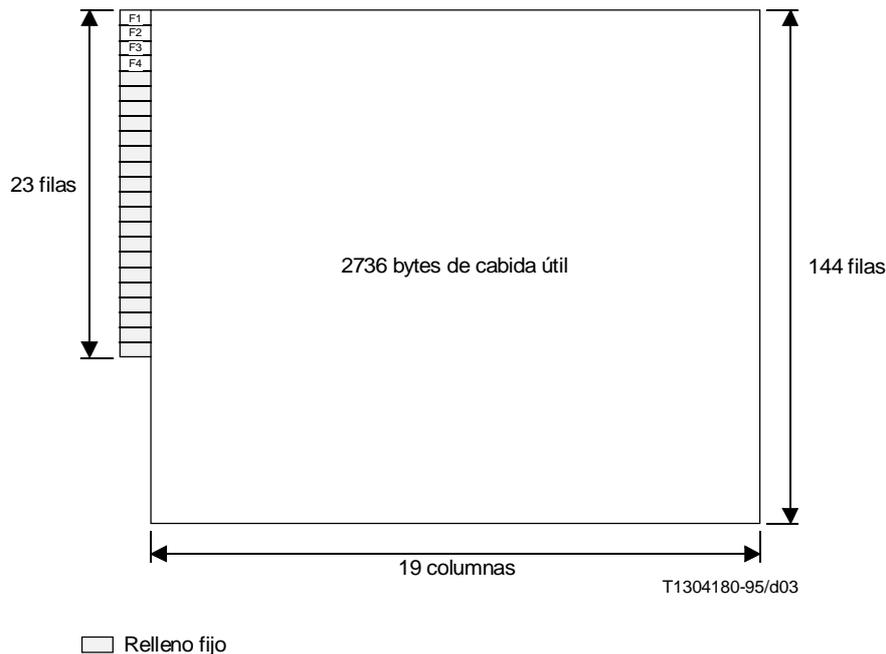


FIGURA 2-3/G.832

**Estructura de trama de 500  $\mu$ s intermedia para el transporte de elementos SDH en la estructura de trama a 44 736 kbit/s**

Cuando esta trama intermedia se combina con el relleno de nivel de trama a 44 736 kbit/s y los 56 bits de tara de trama del formato de paridad de bit C, la señal resultante es de 44 736 095 bit/s (dentro de la gama de la velocidad de 44 736 kbit/s nominal  $\pm$  20 ppm).

### 2.2.2 Asignación de tara

Los bytes de alineación de trama y los bytes de relleno fijo se definen como sigue.

- F1 – 11110110
- F2 – 00101000
- F3 – 11110110
- F4 – 00101000
- Relleno fijo – 11001100

### 2.3 Estructura de tramas a 97 728 kbit/s

#### 2.3.1 Generalidades

Utilizando la velocidad normal 97 728 kbit/s, hay 1537 bytes disponibles cada 125  $\mu$ s. Como la capacidad neta del contenedor 3 necesita 756 bytes cada 125  $\mu$ s, pueden asignarse dos contenedores 3 dejando 15 bytes cada 125  $\mu$ s para la tara de la señal a 97 728 kbit/s y la funcionalidad VC-3 POH y para los punteros presentados en la Figura 2-4.

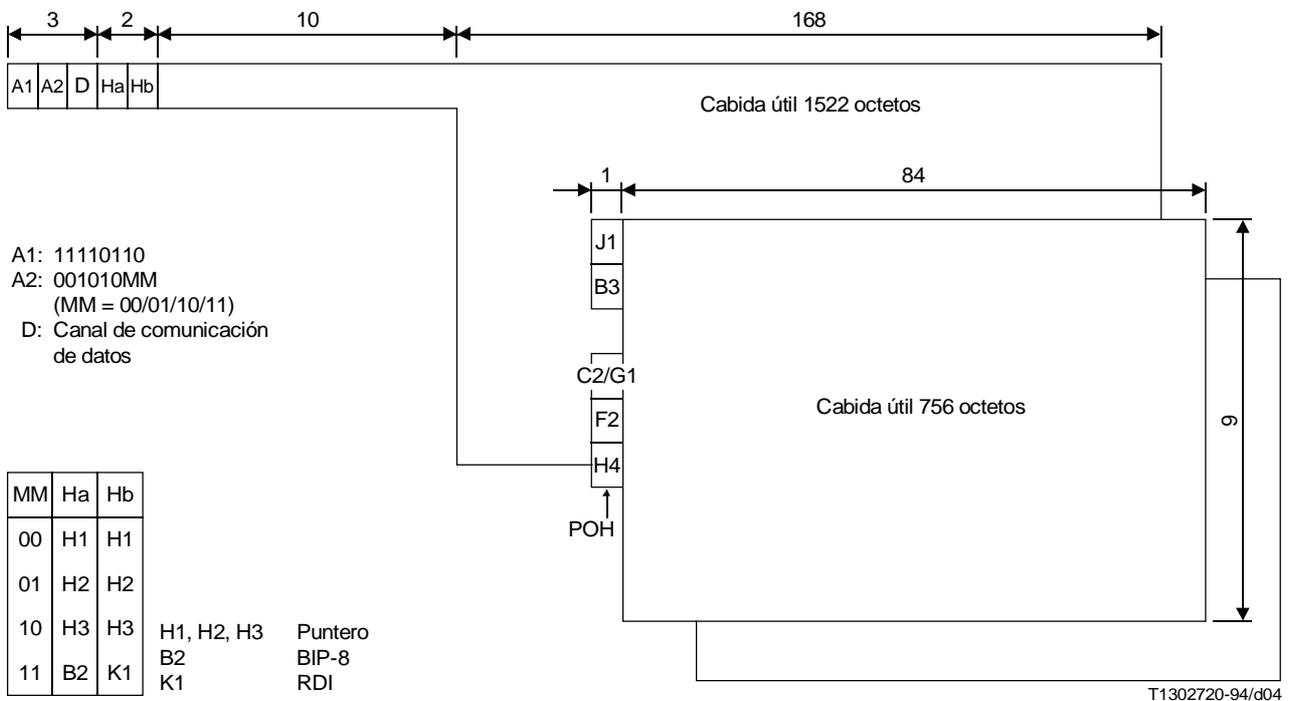


FIGURA 2-4/G.832

#### Estructura de trama y asignación de tara para la velocidad 97 728 kbit/s

### 2.3.2 Asignación de tara

Las taras y punteros se describen a continuación.

A1, A2 Señal de alineación de trama

A1 11110110

A2 001010MM,

donde MM (= 00/01/10/11) es el indicador de multitrama para los bytes Ha y Hb.

D Un canal de comunicación de datos a 64 kbit/s.

Ha, Hb Estos bytes con estructura de multitrama tienen la siguiente funcionalidad:

H1, H2, H3 Puntero AU-3 reducido, que tiene la misma función definida en la Recomendación G.708.

B2 Monitorización de errores, BIP-8. Se asigna un byte para monitorización de errores de la señal a 97 728 kbit/s. Esta función será un código BIP-8 que utilice paridad par. La BIP-8 se calcula a lo largo de todos los bits de la multitrama de 500  $\mu$ s anterior. La BIP-8 calculada se coloca en el byte B2 de la multitrama de 500  $\mu$ s de ese momento.

K1 El bit 8 se utiliza para RDI. Los bits 1 a 7 se reservan para uso futuro.

J1 Traza de trayecto VC-3 definida en la Recomendación G.709.

B3 BIP-8 de trayecto VC-3 definida en la Recomendación G.709.

C2/G1 Los bits 1-4 son para REI de trayecto VC-3, el bit 5 es para RDI de VC-3 y los bits 6-8 son para etiqueta de señal VC-3.

F2 Canal de usuario de trayecto VC-3 definido en la Recomendación G.709.

H4 Indicador de posición VC-3 definido en la Recomendación G.709.

## 2.4 Estructura de trama a 139 264 kbit/s

### 2.4.1 Generalidades

La estructura de trama básica a 139 264 kbit/s comprende 16 octetos de tara y 2160 octetos de cabida útil por 125  $\mu$ s, como muestra la Figura 2-5.

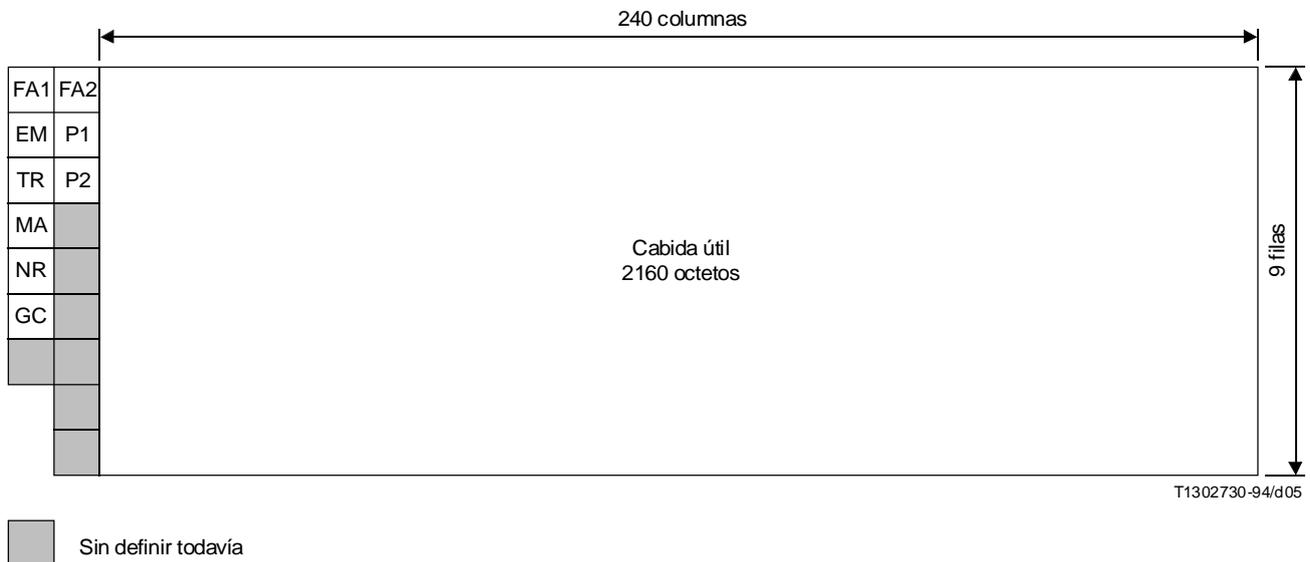


FIGURA 2-5/G.832

Estructura de trama a 139 264 kbit/s

### 2.4.2 Asignación de tara

Los valores y la asignación de los bytes de tara se muestran en la Figura 2-6 y se describen a continuación.

FA1	1	1	1	1	0	1	1	0	0	0	1	0	1	0	0	0	FA2
EM	BIP-8								P1								P1
TR	Traza de camino								P2								P2
MA	RDI	REI	Tipo de cabida útil			Dep. de cabida útil		Marcador de temporización									
NR	NR																
GC	GC																

T1302740-94/d06

FIGURA 2-6/G.832  
Asignación de tara a 139 264 kbit/s

#### FA1/FA2

Señal de alineación de trama. Tiene el mismo patrón que la A1/A2 definida en la Recomendación G.708.

#### EM

Monitorización de errores, BIP-8. Un bit es asignado para monitorización de errores. Esta función será un código BIP-8 que utilice paridad par. La BIP-8 se calcula a lo largo de todos los bits, incluidos los bits de tara, de la trama de 125  $\mu$ s anterior. La BIP-8 calculada se coloca en el byte EM de la trama de 125  $\mu$ s de ese momento.

#### TR

Traza de camino. Este byte se utiliza para transmitir repetidamente un identificador de punto de acceso de camino a fin de que un terminal receptor de camino pueda verificar su conexión continuada al transmisor deseado. El identificador de punto de acceso de camino utilizará el formato de identificador de punto de acceso definido en la cláusula 3/G.831.

Se define una trama de 16 bytes para la transmisión del identificador de punto de acceso, que se describe en el Anexo A.

#### MA Byte de mantenimiento y adaptación

Bit 1 RDI

Bit 2 REI – Este bit se pone a «1» y se devuelve a la terminación de camino distante si la BIP-8 detectó uno o más errores; en otro caso se pone a cero.

Bits 3 a 5 Tipo de cabida útil

Señal de código:

000 No equipada

001 Equipada, no específica

010 ATM

011 Correspondencia I de elementos SDH  $20 \times$  TUG-2

100 Correspondencia II de elementos SDH  $2 \times$  TUG-3 y  $5 \times$  TUG-2

Bits 6-7 Dependientes de la cabida útil (por ejemplo, indicador de multitrama de unidad afluente).

Bit 8 Marcador de temporización – Este bit se pone a «0» para indicar que la fuente de temporización sigue a un reloj de referencia primario; en otro caso se pone a «1».

## NR

Byte de operador de red. Este byte es asignado para fines de mantenimiento específicos de los distintos operadores de red. Su transparencia de una terminación de camino a otra no está garantizada. En el caso en que este byte se modifique en un punto intermedio del camino, el byte EM debe corregirse adecuadamente para asegurar la integridad de monitorización de calidad de funcionamiento. Para el mantenimiento de conexión en cascada, este byte se utiliza de la siguiente manera: los bits 1 a 4 se utilizan como cuenta de errores entrantes (con el MSB de la IEC en bit 1) y los bits 5 a 8 se utilizan como canal de comunicaciones.

## GC

Canal de comunicaciones de uso general (por ejemplo, proporcionar conexión de datos/canal vocal para fines de mantenimiento).

## P1/P2

Conmutación automática de protección.

## 3 Estructuras de multiplexión

### 3.1 Soporte de elementos SDH en la estructura de trama a 34 368 kbit/s

Los  $14 \times$  TU-12 se disponen en la superficie de cabida útil de 530 octetos, como muestra la Figura 3-1.

Las columnas uno (salvo el primer octeto), treinta y treinta y uno están ocupadas por relleno fijo, las  $14 \times$  TU-12 están entrelazadas columna a columna en esta estructura y tienen una relación de fase fija con relación a la estructura de trama. Los punteros de unidad afluente ocupan los octetos de la primera fila de las columnas 2 a 15.

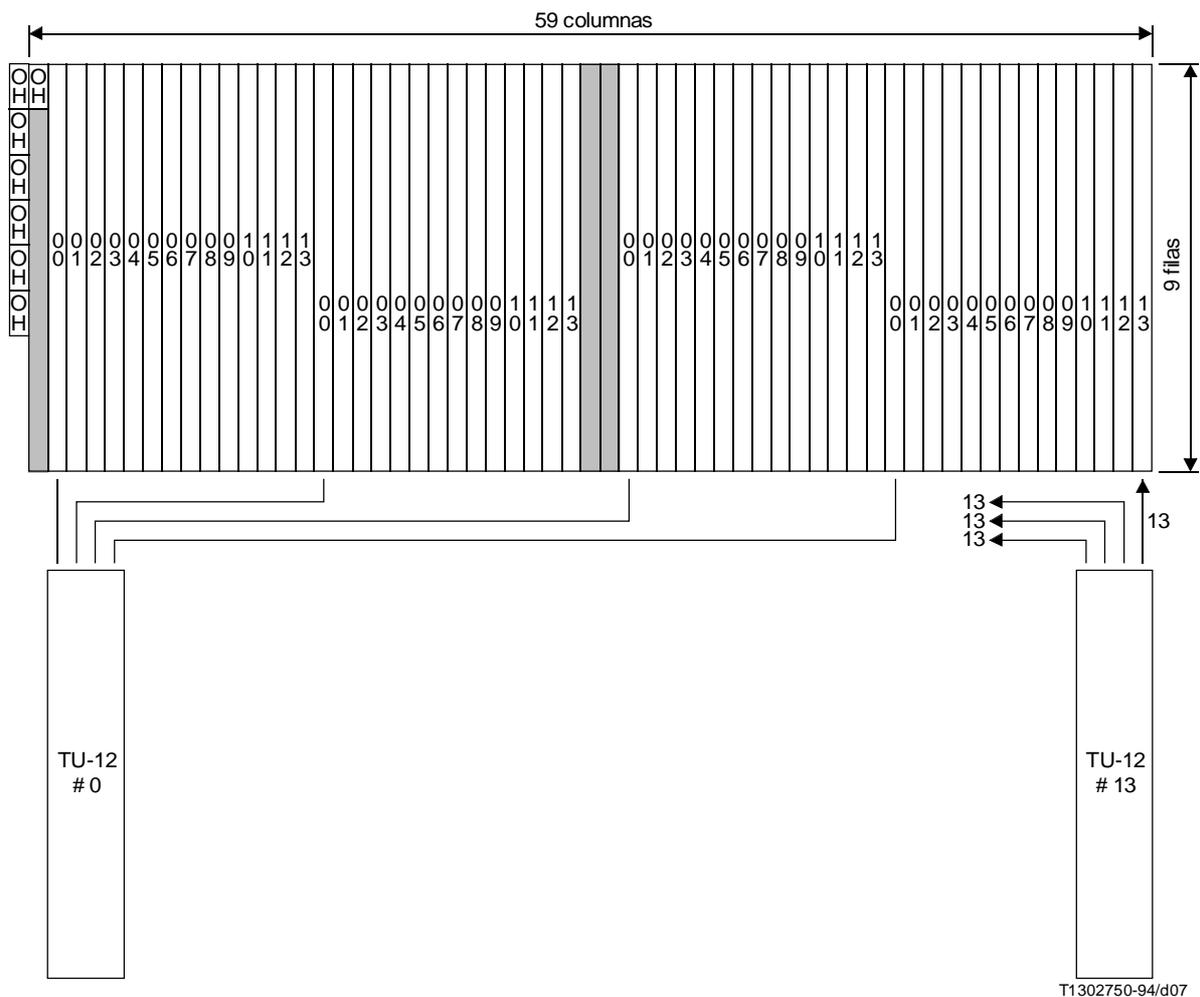


FIGURA 3-1/G.832

Soporte de 14 TU-12 en la estructura de trama a 34 368 kbit/s

Los elementos TU-12 se definen en las Recomendaciones G.708 y G.709.

La Figura 3-2 muestra la estructura de multiplexión.

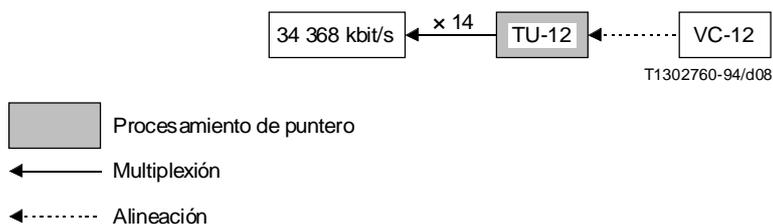


FIGURA 3-2/G.832

**Ruta de multiplexión para la estructura de trama a 34 368 kbit/s**

**3.1.1 Codificación de los bits dependientes de la cabida útil para la indicación de multitrama de unidad afluyente**

El Cuadro 3-1 muestra la codificación de los bits dependientes de la cabida útil (bits 6 y 7 del octeto MA) en el caso de correspondencia de TU-12.

CUADRO 3-1/G.832

Bit 6	Bit 7	Contenido TU-PTR en la trama siguiente
0	0	V1
0	1	V2
1	0	V3
1	1	V4

Multitrama de unidad afluyente de 500  $\mu$ s

La relación entre el contenido TU-PTR y la codificación de los bits dependientes de la cabida útil se muestra en la Figura 3-13/G.709.

**3.2 Soporte de terminales SDH en la estructura de trama a 44 736 kbit/s**

Un TU-12 consta de 144 bytes por 500  $\mu$ s. Los  $19 \times$  TU-12 se disponen en la superficie de cabida útil de 2736 octetos de la trama de 500  $\mu$ s intermedia, como muestra la Figura 3-3.

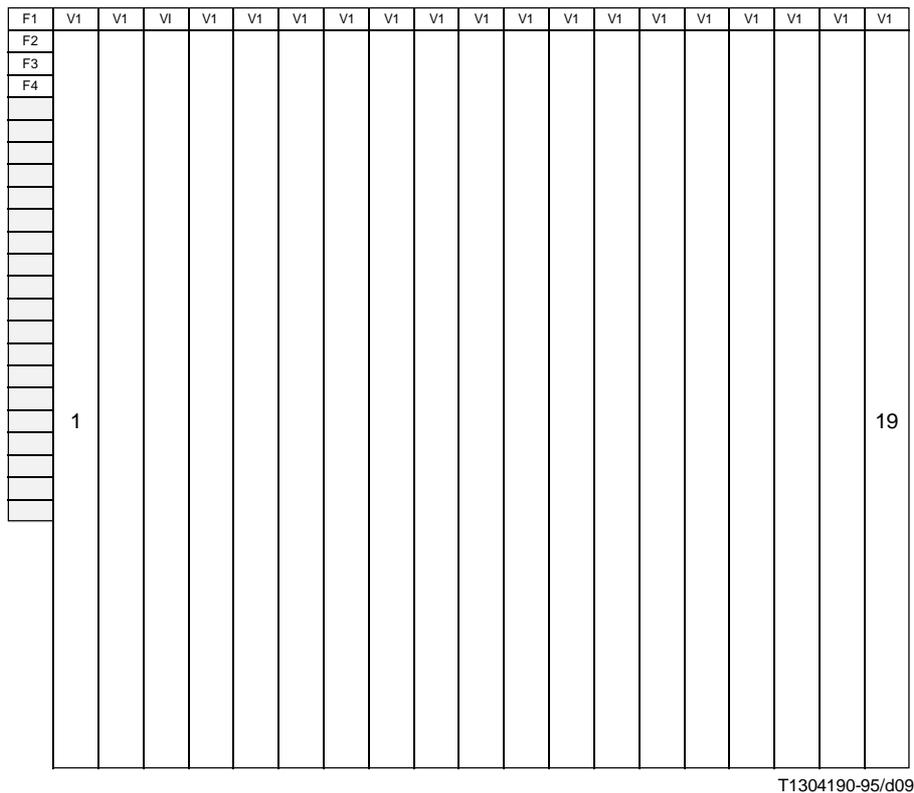
Los punteros de unidad afluyente ocupan los octetos de la primera fila de las columnas 2 a 20.

La Figura 3-4 muestra la estructura de multiplexión.

**3.3 Soporte de elementos SDH en la estructura de trama a 97 728 kbit/s**

La cabida útil de 1522 octetos puede utilizarse para soportar dos VC-3 reducidos (VC-3R). El VC-3R puede contener siete TUG-2 o un C-3, definidos en la Recomendación G.709.

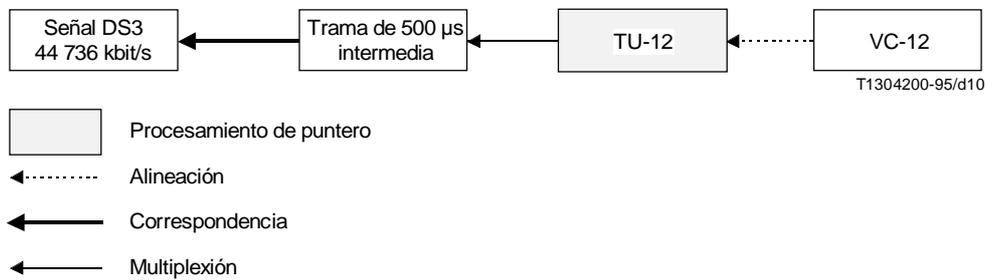
La Figura 3-5 muestra la estructura de multiplexión con las correspondientes opciones de nivel inferior.



T1304190-95/d09

FIGURA 3-3/G.832

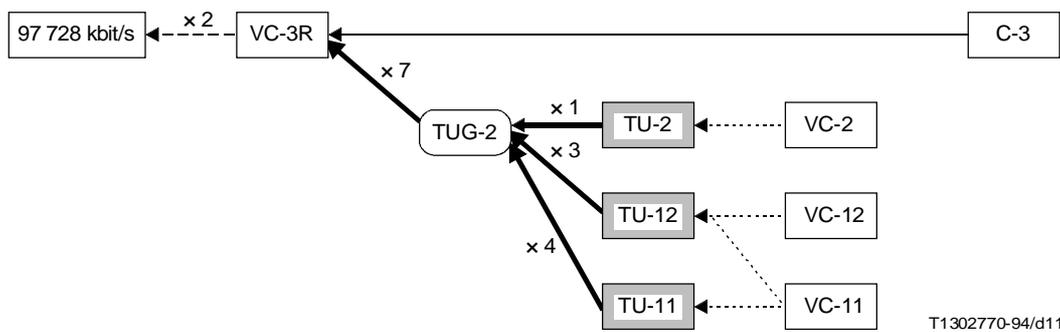
**Multiplexión de 19 TU-12 a la estructura de trama de 500 μs intermedia para el transporte a la estructura de trama a 44 736 kbit/s**



T1304200-95/d10

FIGURA 3-4/G.832

**Ruta de multiplexión para el transporte de elementos SDH a la estructura de trama a 44 736 kbit/s**



C-3      Contenedor de nivel 3  
      Procesamiento de puntero  
      Multiplexión  
      Alineación  
      Correspondencia  
      Alineación y multiplexión

T1302770-94/d11

NOTA – El VC-3R es un elemento VC-3 SDH con funcionalidad reducida, como muestra la Figura 2-4.

FIGURA 3-5/G.832

**Rutas de multiplexión para el transporte de elementos SDH a la estructura de trama a 97 728 kbit/s**

**3.4 Soporte de elementos SDH en la estructura de trama a 139 264 kbit/s**

La cabida útil de 2160 octetos puede utilizarse para soportar las siguientes opciones de multiplexión:

- opción I –  $20 \times$  TUG-2;
- opción II –  $2 \times$  TUG-3 y  $5 \times$  TUG-2.

El TUG-2 y el TUG-3 se definen en las Recomendaciones G.708 y G.709.

La Figura 3-6 muestra las dos oportunidades de multiplexión de TUG con la correspondiente estructura de nivel inferior.

**3.4.1 Multiplexión de  $20 \times$  TUG-2**

La disposición de 20 TUG-2 multiplexados a la cabida útil de 9 filas por 240 columnas se muestra en la Figura 3-7. Los 20 TUG-2 se intercalan en byte por byte en esta estructura y no tienen una relación de fase fija con respecto a la tara de trama.

**3.4.2 Multiplexión de  $2 \times$  TUG-3 y  $5 \times$  TUG-2**

La disposición de 2 TUG-3 y 5 TUG-2 multiplexados a la cabida útil de 9 filas por 240 columnas se muestra en la Figura 3-8.

Como primer paso, se añaden cuatro columnas de relleno fijas a cada estructura de TUG-3 en las posiciones delanteras, resultando dos estructuras de 90 columnas («A» y «B»). Los 5 TUG-2 se intercalan byte a byte a una estructura de 60 columnas por 9 filas («C»).

Estas tres estructuras intermedias se intercalan byte a byte en la secuencia siguiente:

$$[ABACBABC]_1 \quad [ABACBABC]_2 \quad \dots \dots \dots [ABACBABC]_{30}$$

Si además se requiere flexibilidad de interfuncionamiento, esta disposición podría también demultiplexarse todavía más a un TUG-3 y doce (7 + 5) TUG-2 o todos los TUG-2, en cuyo caso puede transmitirse un máximo de 19 TUG-2. Si sólo se necesitan TUG-2, esta última situación es improbable, ya que la disposición descrita en 3.4.1 prevé 20 TUG-2.

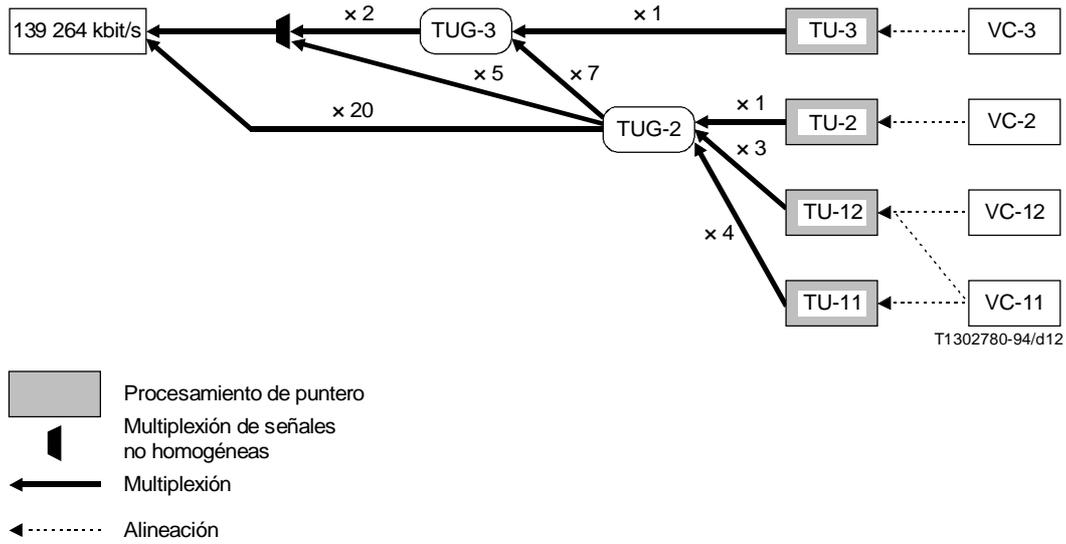


FIGURA 3-6/G.832

**Rutas de multiplexión para el transporte de elementos SDH a la estructura de trama a 139 264 kbit/s**

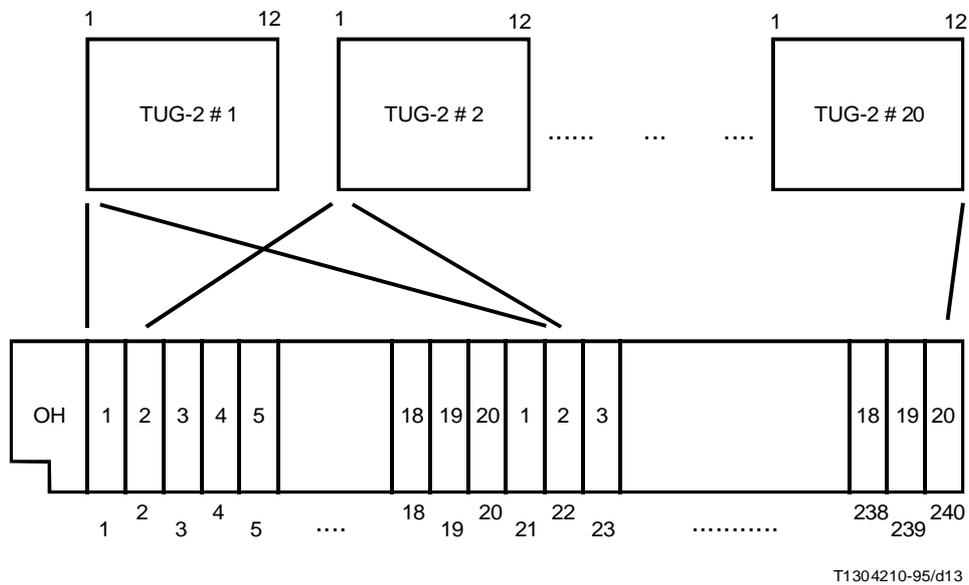


FIGURA 3-7/G.832

**Multiplexión de 20 × TUG-2 a la cabida útil de 139 264 kbit/s**

### 3.4.3 Codificación de los bits dependientes de la cabida útil para la indicación de multitrama de unidad afluente

El Cuadro 3-2 muestra la codificación de los bits dependientes de la cabida útil (bits 6 y 7 del octeto MA) en el caso de correspondencia de TU-1xs.

CUADRO 3-2/G.832

Bit 6	Bit 7	Contenido TU-PTR en la trama siguiente
0	0	V1
0	1	V2
1	0	V3
1	1	V4

Multitrama de unidad afluente de 500 μs

La relación entre el contenido de TU-PTR y la codificación de los bits dependientes de la cabida útil se muestra en la Figura 3-13/G.709.

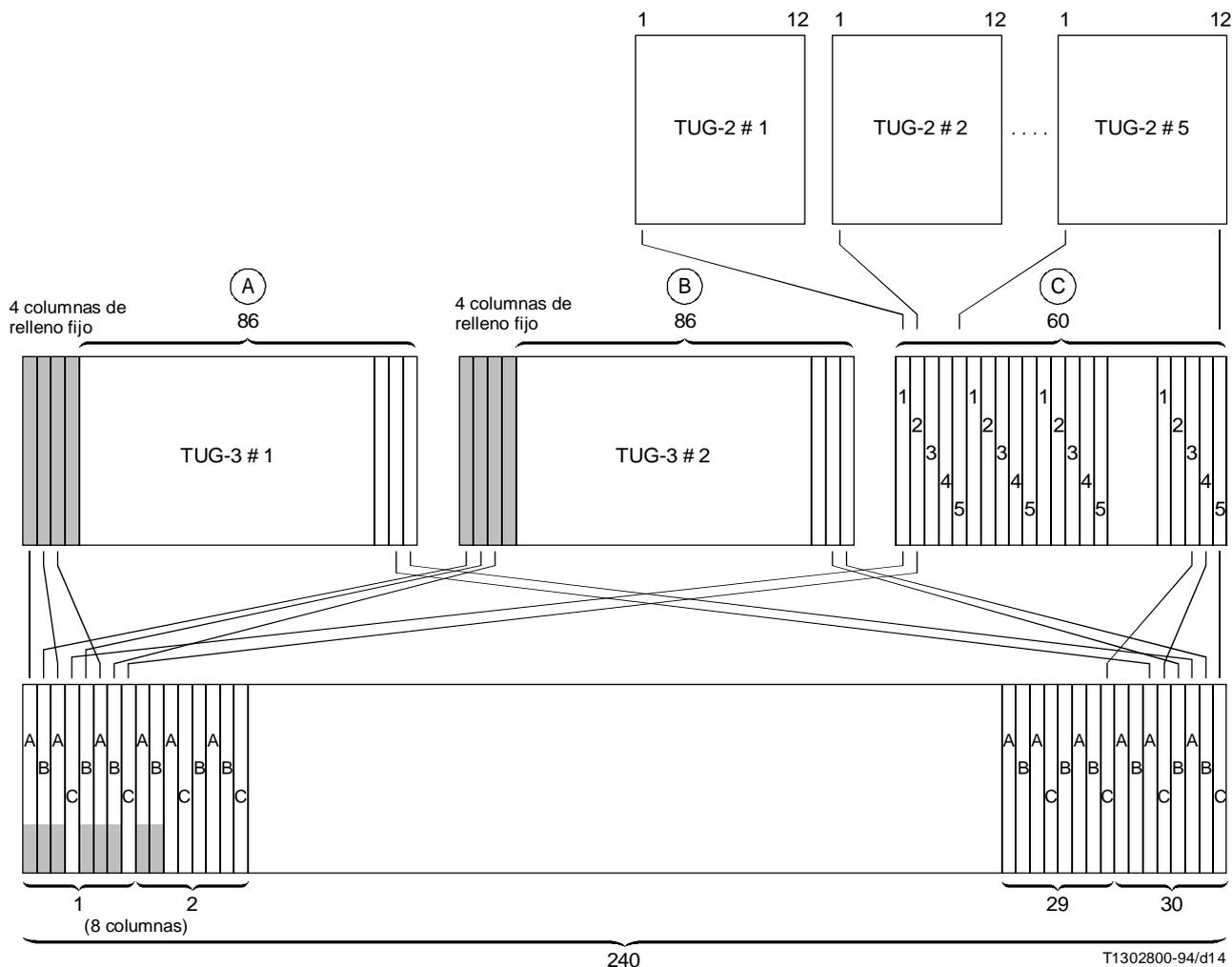


FIGURA 3-8/G.832

Multiplexión de 2 x TUG-3 y 5 x TUG-2 a la cabida útil a 139 264 kbit/s

## Anexo A

### Descripción de la trama de 16 bytes y cálculo CRC-7

(Este anexo es parte integrante de esta Recomendación)

El primer byte de la cadena es un marcador de comienzo de trama, e incluye el resultado de un cálculo CRC-7 realizado con la trama anterior. Los 15 bytes siguientes se utilizan para el transporte de los 15 caracteres conformes a la Recomendación T.50 (Alfabeto internacional de referencia) que se requieren para el identificador de punto de acceso. La trama de 16 bytes se indica a continuación:

1	C <sub>1</sub>	C	C	C	C	C	C <sub>7</sub>	Marcador de comienzo de trama
0	X	X	X	X	X	X	X	Byte 2
•	•	•	•	•	•	•	•	
•	•	•	•	•	•	•	•	
•	•	•	•	•	•	•	•	
0	X	X	X	X	X	X	X	Byte 16

X	X	X	X	X	X	X	X	Carácter T.50
C <sub>1</sub>	C	C	C	C	C	C	C <sub>7</sub>	Resultado del cálculo CRC-7 en la trama anterior

A continuación se describe el cálculo CRC-7:

#### Proceso de multiplicación/división

Una palabra CRC-7 es el resto después de la multiplicación por  $X^7$  y la división (módulo 2) por el polinomio generador  $X^7 + X^3 + 1$  de la representación polinómica de la multitrama de identificador de traza de camino (TTI) anterior.

Al representar el contenido del bloque como un polinomio, el primer bit del bloque, es decir el bit 1 del byte 1, debe considerarse el bit más significativo. De manera similar, C<sub>1</sub> se define como el bit más significativo del resto y C<sub>7</sub> como el menos significativo del mismo.

#### Proceso de codificación

La palabra CRC-7 es estática porque los datos son estáticos (el TTI representa la dirección de la fuente). Esto significa que la suma de control CRC-7 puede calcularse sea a lo largo de la multitrama anterior o *a priori*. En el segundo caso esto significa que la cadena de 16 bytes que se carga en un dispositivo para su transmisión repetitiva debe tener la suma de control calculada en la posición correcta.

El procedimiento de codificación es el siguiente:

- i) los bits CRC-7 del TTI se sustituyen por ceros binarios;
- ii) se actúa entonces sobre el TTI mediante el proceso de multiplicación/división antes mencionado;
- iii) el resto resultante del proceso de multiplicación/división se inserta en la posición CRC-7.

Los bits CRC-7 generados no afectan al resultado del proceso de multiplicación/división, ya que, como se indica más arriba en i), las posiciones de bit CRC-7 se ponen inicialmente a cero durante el proceso de multiplicación/división.

#### Proceso de decodificación

- i) Se actúa sobre un TTI recibido mediante el proceso de multiplicación/división antes citado después de haberle extraído sus bits CRC-7, sustituyéndolos por ceros.
- ii) El resto resultante del proceso de división se compara entonces bit a bit con los bits CRC-7 recibidos.
- iii) Si el resto calculado en el decodificador corresponde exactamente a los bits CRC-7 recibidos, se supone que el TTI recibido está libre de errores.





Impreso en Suiza  
Ginebra, 1996